

産業技術総合研究所 先端半導体研究センター(SFRC) 第一回公開シンポジウム



日時

2024年
5月27日(月)
13:00 - 17:20

プログラム

司会 松川 貴(SFRC 副研究センター長)

- 13:00-13:05 開会挨拶
安田 哲二(産総研 エレクトロニクス・製造領域 領域長)
- 13:05-13:10 来賓挨拶
金指 壽 氏(経済産業省 商務情報政策局情報産業課 課長)
- 13:10-13:40 基調講演1 「Rapidusと先端半導体開発」
小林 正治 氏(Rapidus株式会社)
- 13:40-14:10 基調講演2 「システムの視点から見る半導体産業の現状と未来」
津田 建二 氏(国際技術ジャーナリスト)
- 14:10-14:20 「先端半導体研究センターのご紹介」
昌原 明植(SFRC 研究センター長)
- 14:20-14:40 「SCRオープンパイロットラインのご紹介」
伊藤 文則(SFRC 副研究センター長)
- 14:40-14:55 「2 nm世代GAA-FET基盤技術」
入沢 寿史(SFRC デバイスプロセス研究チーム長)
- 14:55-15:10 「2 nm世代以降の極限デバイス・材料技術」
岡田 直也(SFRC 極限CMOS材料研究チーム長)
- 15:10-15:30 休憩
- 15:30-16:00 基調講演3 「Open Source Utilized Silicon Initiatives (Open-SUSI)とは」
岡村 淳一 氏(AIST Solutions)
- 16:00-16:15 「3次元集積実装技術によるデバイス集積化技術」
菊地 克弥(SFRC 3D集積技術研究チーム長)
- 16:15-16:30 「最先端システムオンチップ(SoC)設計技術」
大内 真一(AIDLラボチーム長/SFRC集積回路設計研究チーム)
- 16:30-16:45 「半導体製造の環境負荷評価およびグリーン化技術」
右田 真司(SFRC 総括研究主幹)
- 16:45-17:00 「量子関連半導体集積デバイス技術」
森 貴洋(SFRC 新原理シリコンデバイス研究チーム長)
- 17:00-17:15 質疑応答
- 17:15-17:20 閉会挨拶
中野 隆志(産総研 研究戦略企画部 次長
(兼)プロジェクトマネージャー)

会場

富士ソフト
アキバプラザ(5F)
アキバホール

東京都千代田区神田練堀町3
(ハイブリッド開催)



JR 秋葉原駅 中央改札より徒歩2分
TX 秋葉原駅 A3出口より徒歩1分
東京メトロ日比谷線 秋葉原駅
2番出口より徒歩3分

参加登録

参加方法(会場参加、遠隔参加)にかかわらず、右QRコード、あるいは、[このリンク](#)より事前登録をお願いします。



参加費
無料

登録締切は5月23日(木)17時です。
会場での参加者数には上限がございますので
ご注意ください。

主催

産業技術総合研究所 エレクトロニクス・製造領域 先端半導体研究センター

連絡先

先端半導体研究センター シンポジウム事務局(E mail: M-SFRC-Sympo-ml@aist.go.jp)