Research Center for Photovoltaics

低コストHVPE法により作製したGaAs太陽電池

大島 隆治¹, 牧田 紀久夫¹, 庄司 靖¹, 生方 映徳², 菅谷 武芳¹ ¹産業技術総合研究所 太陽光発電研究センター 先進多接合デバイスチーム ²大陽日酸株式会社



低コストHVPE法を用いたGaAsセルの開発

- p-InGaP BSF/p-GaAs baseのヘテロ界面のHVPE成長において、 AsH₃供給下で成長中断した場合にInGaAsP混晶層が形成され、再 結合の増大によりGaAsセル特性の低下が生じた。
- PH₃供給下で短時間の成長中断により混晶層の形成が抑制され、 良好なヘテロ界面が形成された。
- 成長シーケンスの改善により、順積み薄膜セルで20.87%、逆積み薄 膜セルで22.1%に変換効率が向上した。

謝辞

S. Essig *et al.*, Nature Energy, **2**, 17144 (2017).
H. Mizuno *et al.*, Jpn. J. Appl. Phys., **55**, 025001 (2016).

[4] J. Simon et al., IEEE J. Photovolt., 7, 157 (2017).

[5] R. Oshima et al., Jpn. J. Appl. Phys., 57, 08RD06 (2018).

[3] B. Gai et al., ACS Nano, 11, 992 (2017).

本研究は、国立研究開発法人新エネルギー・産業技術総合開発機構「超高効率・低コスト III-V化合物太陽電池モジュールの研究開発」の委託の下で行われた。