

# スマートスタック太陽電池 の進展

### 太陽光発電研究センター 先進多接合デバイスチーム 菅谷武芳



謝辞

- 太陽光発電研究センター:
  牧田紀久夫、大島隆治、太野垣健、西永慈郎、松原浩司
  再生可能エネルギー研究センター:
- 水野 英範、望月敏光、高遠秀尚、仁木栄
- 宇宙航空研究開発機構:今泉充氏、川北史郎氏
- 東京理科大:古川昭雄先生、野中翔一郎氏
- 長岡科学技術大:山田昇先生、馬場将亮氏
- 東京都市大学:岡野好伸先生、望月透氏、長門優喜氏本研究は、国立研究開発法人NEDO超高効率・低コストIII-V化合物太陽電池モジュールの研究開発の委託の下で行われた。





### 1. イントロダクション

- 2. スマートスタック技術について
- 3. 異種多接合太陽電池

### InGaP/GaAs on InGaAsP/InGaAs CIGSe Si

- 4. 信頼性について
- 5. メカニズム
- 6. まとめ



多接合太陽電池

種類の異なる(吸収波長の異なる)太陽電池セルを直列につなぎ合わせ、 太陽光の波長全体を吸収することにより変換効率を高める太陽電池















・3接合までは従来技術(モノリシック成長法)で37.9%(1 sun)が達成されている。
 ※それ以上の接合数ではメカニカルスタック技術が必須。
 (2015年:NREL, モノリシック4接合, 集光45.6%)

5接合



# 超高効率多接合太陽電池

### ★半導体接合技術

GaAs、InP上成長層の直接接合	<u>4接合</u>	GaAs上 3接合
真空中で半導体表面をプラズマ、イオンビーム などで活性化	GaAs上 2接合	AllnGaP (2.0 eV)
<i>超高効率</i> 4、5 <i>接合 太陽電池</i>	(1.9eV) GaAs	(In)AlGaAs (1.7 eV)
46.0% : <i>集光</i> , 4 接合, A. Bett. et al., Fraunhofer. Soitec	(1.42 eV)	GaAs (1.42 eV)
38.8% : 1 sun		
5 接合, R. King, et al., Spectrolab. ・トップセル:GaAsベース 2、3接合	(1.0 e InGa (0.7 e	₩ W) InP上 As 2接合 W)
AllnGaP/(In)AlGaAs/GaAs ・ボトムセル :InPベース2接合 InGaAsP /InGaAs	<u>cted</u> InP s	ub.





### <u>多接合太陽電池の技術トレンド</u>





# 現状接合技術の課題

- 1. 表面平坦性(~1 nm以下)
  III-V族同士なら問題ないが、CIGSe系との接合は困難。
- プラズマ照射装置やイオンビーム装置、超 高真空装置等の大型装置が必要。
   (プラズマによる表面活性化の場合、高温 プロセス)
- 3. 接合時の加圧 :~>100 N/cm<sup>2</sup>

★現状III-V族に特化しており、基板、成長層、 接合装置も高価

スマートスタックとは

産総研で開発した多接合太陽電池の<mark>簡便、安価</mark>な作製方法。





スマートスタック技術

- 安価なサブセルをそれぞれ直接接合して、超高効 率太陽電池を作りたい。
- 特徴は金属ナノ粒子配列を接合媒体としていること







Pdナノ粒子作製工程

H. Mizuno et al., Appl. Phys. Lett. 101, 191111 (2012).



11



## スマートスタック多接合太陽電池

## トップセル ボトムセル InGaP/GaAs//InGaAsP/InGaAs 4接合 CIGSe 3接合 Si 3接合



III-V族 4接合太陽電池

#### <u>InGaP/GaAs//InGaAsP/InGaAs4接合太陽電池</u>

H. Mizuno *et al.*, JJAP **55**, 025001 (2016). PVSEC-25, GAS-O-13 (2015). AR n-electrode 35 n-InAIP 14 with AR n-InGaP 30 Power Density : (mW/cm<sup>2</sup>) p-InGaP (1.89 eV) Current Density : (mA/cm<sup>2</sup>) 12 n-GaAs 25 10 -p-GaAs (1.42 eV) 20 Pd N.P. alignment 8 n-InGaAsP 15 6 p-InGaAsP (1.05 eV) n-InGaAs 10 4 p-InGaAs (0.75 eV) Voc:2.82 V, Jsc: 12.86 mA/cm<sup>2</sup> p-InP substrate 5 <u>n: 31.6, FF: 0.84</u> p-electrode 0 1 2 3 0 個体ソースMBEによる Voltage : (V)

P系、AsP系の成長

変換効率:31.6%



AIST 太陽光発電研究 成果報告会 2016

# CI(G)Se上スタック技術

通常の技術では接合困難

InGaP(1.89 eV)/GaAs(1.42 eV)//CISe(1.0 eV)で理想的な3接合セルが作製可能。
 CIGSeが放射線耐性に優れるため、宇宙応用に有利。

#### CMP 研磨プロセス



Surface AFM-image of CIGSe cell

After CMP: Rq<10 nm

#### Pd ナノ粒子配列プロセス



#### Pd nanoparticle alignment on CIGSe cell

Size~50 nm, Spacing~100 nm



# InGaP/GaAs//CIGSe 3接合

### <u>InGaP/GaAs/CuInGaSe 3 接合太陽電池特性</u>

Makita et al., Proc. EUPVSEC 2014, 1427 (2014).







# InGaP/GaAs//CIGSe 3接合

牧田他、ポスター「スマートスタック技術による低コスト多接合太陽電池の開発」

### <u>InGaP/GaAs/CIGSe 低倍集光実験</u>









### 放射線耐性(GaAs//CIGSeスマートスタックcell)

EUPVSEC 2015, 川北(JAXA)ら

ポスター発表「高効率・高放射線耐性 InGaP/GaAs/CIGS

### 電子線照射特性

スマートスタック太陽電池の研究」

### エネルギー 1MeV, 照射量 1X10<sup>16</sup> cm<sup>-2</sup>, 窒素雰囲気





## InGaP/GaAs//Si 3接合

水野他、ポスター発表「結晶Siスマートスタックセル」





## InGaP/GaAs//Si スマートスタック EQEスペクトル



国立研究開発法人產業技術総合研究所



## InGaP/GaAs//Si スマートスタック I-V特性(トップセル改善後)





スマートスタックセル変換効率の推移







#### ① 加速劣化試験

ストレス条件
 温度条件: 125 ℃、138 ℃、150 ℃
 電流負荷条件: 20 mA/cm<sup>2</sup>
 時間: 0 - 100 h ~1000 h

#### ② 温度サイクル試験

•ストレス条件 温度条件: -40 ℃⇔85 ℃ サイクル回数: 200 cycles



#### <u>Test samples</u>



#### AlGaAs/InGaAsP 2-junction solar cells













接合メカニズム

Appl. Phys. Lett. 59, 3159 (1991).

#### Van der Waals bonding of GaAs on Pd lea topotaxial, metallurgical bond

E. Yablonovitch, T. Sands, D. M. Hwang, I. Schnitzer, Bell Communications Research, Navesink Research Center, Red

S. K. Shastry, D. S. Hill, and J. C. C. Fan Kopin Corp., 695 Myles Standish Blvd., Taunton, Massachusetts

(Received 15 July 1991; accepted for publication 3 Octob

Various forms of wafer bonding have now emerged as a s

for optoelectronic integration of dissimilar semiconductor materials. Among the types of wafer bonding, perhaps the most flexible is that which employs free-standing III–V films as created by epitaxial liftoff. For some purposes, weak Van der Waals forces provide an adequate bond between the native oxides of the III–V film and its new substrate. If the substrate is coated by palladium however, a low temperature solid-phase-topotaxial reaction occurs, producing oriented  $Pd_4GaAs$  under the GaAs film. In effect, the topotaxy comes about through mechanical contact alone. The resulting metallurgical bond is an ohmic contact, a thermal contact and a robust, permanent, adherent contact.

### PdはGaAs上で薄い酸化領域を通り拡散 →Pdを用いない場合と比べ導電性、強度が大幅に改善



Substrate (Si, GaAs, glass, etc.)





- 高効率化: MBE成長技術の改良
  Si, CI(G)Sボトムセルの改良
- 低コスト化:
  - •基板再利用技術
  - •Pdに代わる低コスト金属の探索
  - -III-Vトップセルの低コスト化

MBE, MOCVDに代わる新たな低コスト 成長技術の開発(H-VPE)



まとめ

- 1. スマートスタック異種多接合太陽電池 さまざまな種類の太陽電池を簡単に直接接合
  - ・Ⅲ-V族 4接合太陽電池:変換効率 32.0% ・CIGS上3接合太陽電池:1sun 24.2%
    - 低倍集光(×5.7) 25.3%
  - ·Si上3接合太陽電池:変換効率 24.7%
- ・優れた温度耐久性
- PdがGaAs中に拡散し、導電性増大

・低コスト化の鍵 革新的トップセル成長技術の開発



本講演に関するポスター発表

#### 牧田

「スマートスタック技術による低コスト多接合太陽電池の開発」 野中

「スマートスタック技術による多接合太陽電池の接合界面評価」 馬場

「スマートスタック/面積電流整合/低倍率集光を組み合わせた多接合太陽電池 (SMACモジュール)に関する研究」

#### 川北

「高効率・高放射線耐性 InGaP/GaAs/CIGSスマートスタック太陽電池の研究」 長門

「スマートスタック用InGaPトップセルのMBEにおけるGaAs基板傾斜方向依存性」 大島

「スマートスタック太陽電池に向けたInP系ボトムセルの高効率化」

水野

「結晶Siスマートスタックセル」

太野垣

「中間バンド型量子ドット太陽電池の開発」