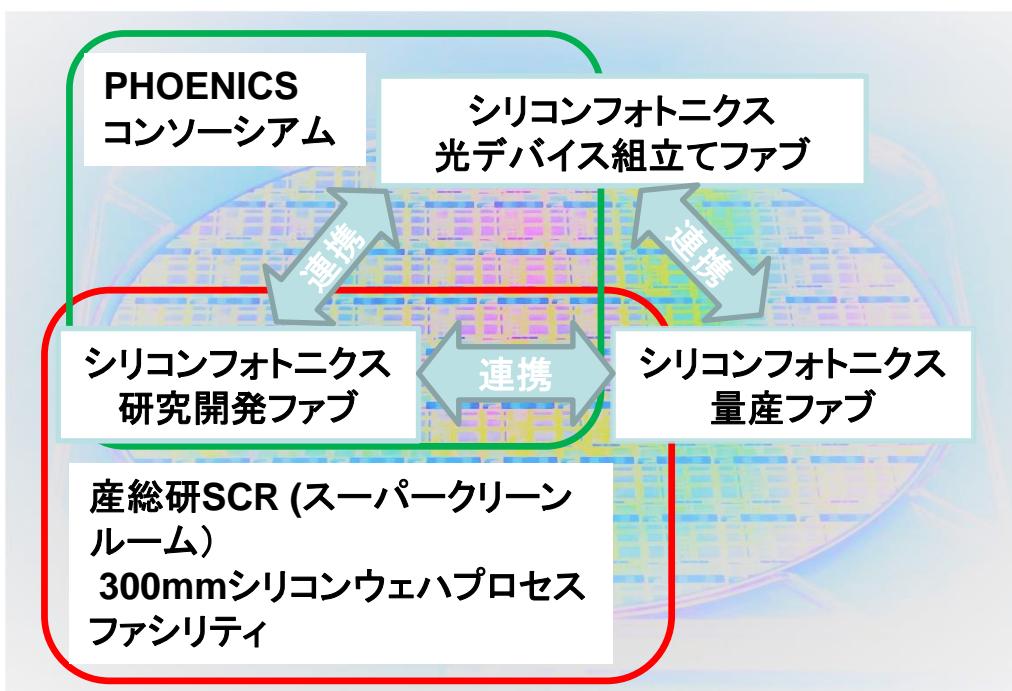


産総研コンソーシアム 「光デバイス基盤技術イノベーション研究会（PHOENICS）」

研究会のポイント

- シリコンフォトニクスを含む光デバイスの製造エコシステムの構築を議論
- 産総研SCRのシリコンフォトニクス研究開発ファブ活用に向けた体制整備
- C-POT(Common Platform for Optical Transceiver) に関する議論

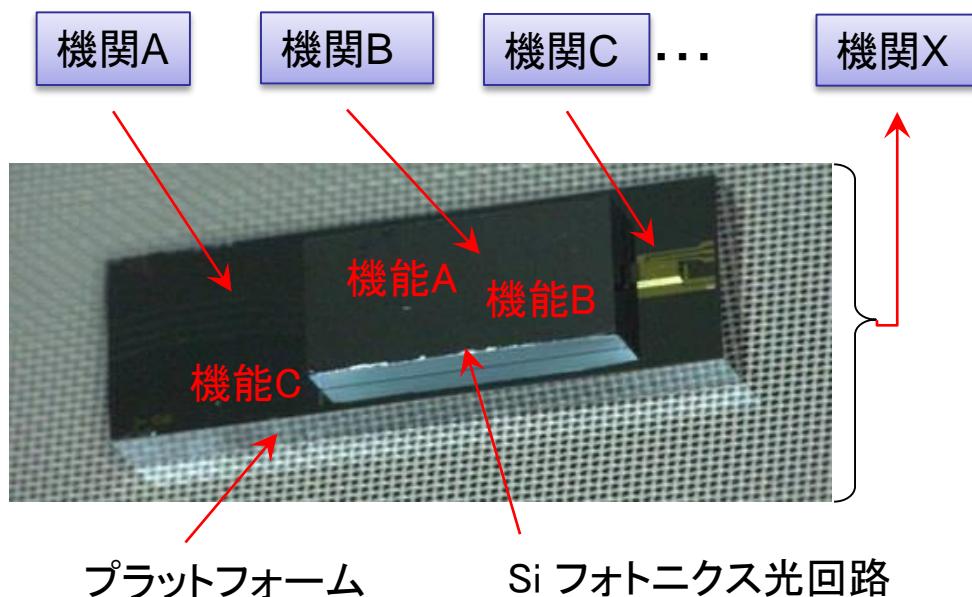
研究会のねらい



コンソーシアム「PHOENICS」で議論中の
光デバイス製造エコシステム

- ・ 通信用光デバイス関連企業11社を構成会員として、将来のデバイス産業エコシステムのあり方を議論
- ・ 産総研のシリコンフォトニクス製造技術を中心とし、各光デバイス企業に散在する平面光導波路技術、化合物半導体光デバイス技術、ハイブリッド集積技術、高周波特性評価技術等を集約する共通プラットフォーム構築の議論
- ・ C-POTの検討試作を通じた、光デバイス設計・実装共通基盤の整備
- ・ 会員がファブにもユーザにもなりうる組織

C-POT



プラットフォーム Si フォトニクス光回路

C-POTのコンセプトと試作チップ

- ・ シリコンプラットフォーム上に、共通化インターフェースを有する各種要素デバイスをハイブリッド実装するプラットフォーム
- ・ 長距離、短距離技術の両方への対応可能化によるプラットフォームの共通化
- ・ シリコンフォトニクスや化合物等の要素デバイスを載せ替え可能なモジュラーアーキテクチャ



PHOENICS

— 光デバイス基盤技術イノベーション研究会 —

お問い合わせ先: phoenics-secretariat-ml@aist.go.jp

URL : <http://jp-phoenics.org/>

国立研究開発法人
産業技術総合研究所