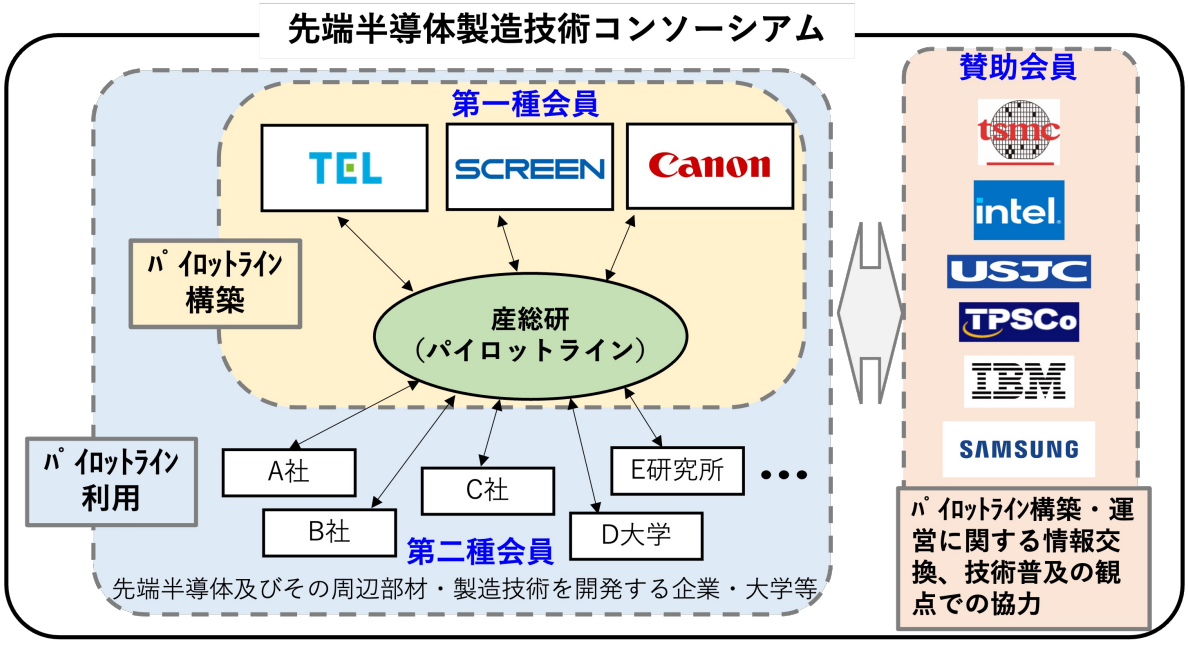
先端半導体製造技術コンソーシアムの概要

- 先端半導体製造のためのパイロットラインの整備と運営を円滑に行うための協議や情報交換を行い、研究開発及び技術の普及促進を目的として、**「先端半導体製造技術コンソーシアム」を設立**
- 第二種会員（ライン利用）、賛助会員（助言）を募りパイロットラインをご活用頂く（会員のみがラインを利用可能）
- 第一種・第二種会員と産総研はバイの共同研究契約等を締結し、各会員のニーズに沿った研究開発を実施



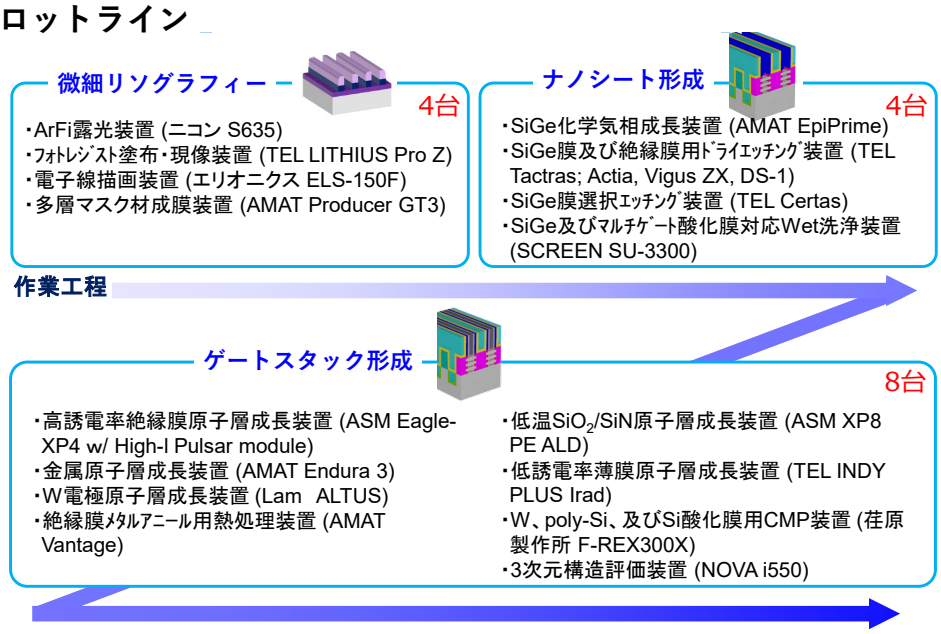
構築、利用、助言 ⇩　⇧ 試作サービス

産総研に整備する共用パイロットライン

- ナノシート型トランジスタを作製可能なプラットフォーム整備（新規装置約20台）
- 既存の65nm CMOSラインの装置群も活用

NEDOプロジェクト「ポスト５G情報通信システム基盤強化研究開発事業/先端半導体製造技術の開発」

先端3次元構造ロジック半導体デバイスの製造・プロセス技術の開発と検証用パイロットライン整備　（2021/3/23採択発表）

- 2nmノード以降のナノシート型トランジスタに求められる前工程プロセス技術の開発
- 共用パイロットラインを産総研SCRに構築
- 最先端装置を活用して28nm世代以降の高信頼・Middleレンジ半導体デバイス試作にも対応可能

共用パイロットライン